(19) Weltorganisation für geistiges Eigentum Internationales Büro





(43) Internationales Veröffentlichungsdatum 3. März 2005 (03.03.2005)

PCT

(10) Internationale Veröffentlichungsnummer WO 2005/020376 A1

- (51) Internationale Patentklassifikation⁷: H01R 12/04, 4/24
- (21) Internationales Aktenzeichen: PCT/EP2004/006821
- (22) Internationales Anmeldedatum:

24. Juni 2004 (24.06.2004)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität: 103 33 913.2

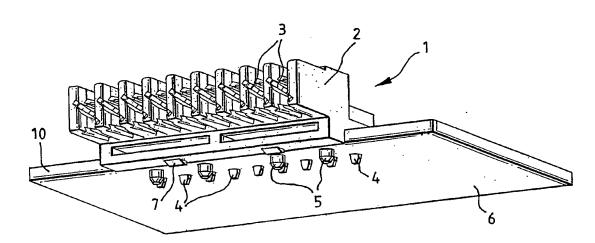
25. Juli 2003 (25.07.2003) Di

- (71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): KRONE GMBH [DE/DE]; Beeskowdamm 3-11, 14167 Berlin (DE).
- (72) Erfinder; und
- (75) Erfinder/Anmelder (nur für US): NEUMETZLER, Heiko [DE/DE]; Breite Strasse 23, 12167 Berlin (DE).

- (74) Gemeinsamer Vertreter: KRONE GMBH; Abteilung HRP, Beeskowdamm 3-11, 14167 Berlin (DE).
- (81) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT,

[Fortsetzung auf der nächsten Seite]

- (54) Title: CONDUCTOR CONNECTING MODULE FOR PRINTED CIRCUIT BOARDS
- (54) Bezeichnung: ADERANSCHLUSSMODUL FÜR LEITERPLATTEN



(57) Abstract: The invention relates to a conductor connecting module (1) for printed circuit boards, comprising a housing (2) in which contact elements are disposed. Said contact elements have a first contact area that is configured as an insulation displacement contact (3), and a second contact area that is configured as a solderable contact pin (4). The contact pins (4) are disposed at a right angle to the insulation displacement contacts (3) so that the insulation displacement contacts (3), in the mounted state, lie in a plane parallel to the printed circuit board (6).

(57) Zusammenfassung: Die Erfindung betrifft ein Aderanschlussmodul (1) für Leiterplatten, umfassend ein Gehäuse (2), in dem Kontaktelemente angeordnet sind wobei die Kontaktelemente einen ersten Kontaktbereich aufweisen, der als Schneid-Klemm-Kontakt (3) ausgebildet ist, und einen zweiten Kontaktbereich aufweisen, der als lötbarer Kontaktpin (4) ausgebildet ist, wobei die Kontaktpins (4) in einem rechten Winkel zu den Schneid-Klemm-Kontakten (3) angeordnet sind, so dass die Schneid-Klemm-Kontakte (3) im montierten Zustand in einer Ebene parallel zur Leiterplatte (6) liegen.

2005/020276 A1

WO 2005/020376 A1



RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

- mit internationalem Recherchenbericht

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

10./565740

WO 2005/020376

IAP6 Rec'd PCT/PTO 23 JAN 2006

Aderanschlussmodul für Leiterplatten

Die Erfindung betrifft ein Aderanschlussmodul für Leiterplatten gemäß dem Oberbegriff des Anspruchs 1.

5

10

15

20

Ein solches Aderanschlussmodul ist beispielsweise aus der EP 0 766 952 B1 bekannt. Das Aderanschlussmodul umfasst ein Gehäuse, in dem Kontaktelemente angeordnet sind, wobei die Kontaktelemente einen ersten Kontaktbereich aufweisen, der als Schneid-Klemm-Kontakt ausgebildet ist, sowie einen zweiten Kontaktbereich, der als lötbarer Kontaktpin ausgebildet ist. Das Gehäuse ist einteilig ausgebildet und wird über die Kontaktpins mit der Leiterplatte verlötet. Die Kontaktelemente werden von der Oberseite des Gehäuses eingeschoben und durch Anschläge gehalten, wobei im eingeschobenen Zustand die Kontaktpins aus Unterseite des Gehäuses herausragen. Zur Schirmung sind der des Gehäuses Schirmungsbleche vorgesehen. die von der Unterseite eingeschoben werden und jeweils zwischen zwei Paaren von Kontaktelementen angeordnet sind. Die Schirmbleche sind ebenfalls mit Kontaktpins ausgebildet, so dass diese ebenfalls mit der Leiterplatte verlötet und auf eine gemeinsame Masseleitung gelegt werden können. Derartige Aderanschlussmodule werden auch als PCB-Printmodule bezeichnet. Über die als Schneid-Klemm-Kontakte ausgebildeten Kontaktbereiche können dann Adern elektrisch mit der Leiterplatte verbunden werden. Werden die Leiterplatten in einem Gehäuse oder einem Einschub eingesetzt, so muss die Leiterplatte zuvor beschaltet werden bzw. bei einer nachträglichen Änderung der Beschaltung muss das Gehäuse bzw. der Einschub entfernt werden.

25

Der Erfindung liegt daher das technische Problem zugrunde, ein Aderanschlussmodul für Leiterplatten zu schaffen, mittels dessen eine einfachere Beschaltung mit Adern möglich ist.

30

Die Lösung des technischen Problems ergibt sich durch den Gegenstand mit den Merkmalen des Patentanspruchs 1. Weitere vorteilhafte Ausgestaltungen der Erfindung ergeben sich aus den Unteransprüchen.

WO 2005/020376 PCT/EP2004/006821

Hierzu sind die Kontaktelemente derart ausgebildet, dass die Längsachsen der Schneid-Klemm-Kontakte im montierten Zustand des Aderanschlussmoduls parallel zur Oberfläche der Leiterplatte liegen. Hierdurch ist es möglich, die Schneid-Klemm-Kontakte bei Einschüben über die Frontplatte von außen zugänglich zu machen. Dies wiederum ermöglicht ein einfaches nachträgliches Beschalten der Schneid-Klemm-Kontakte, ohne den Einschub oder benachbarte Einschübe entfernen zu müssen. Gleiches gilt sinngemäß, wenn die Leiterplatte in einem Gehäuse angeordnet wird. Ein weiterer Vorteil ist, dass die Anordnung auf der Leiterplatte eine etwas geringere Bauhöhe aufweist. In einer bevorzugten Ausführungsform sind die Kontaktpins im rechten Winkel zu den Schneid-Klemm-Kontakten angeordnet, sodass diese im montierten Zustand senkrecht zur Oberfläche der Leiterplatte stehen, was ein einfaches Durchstecken und Verlöten ermöglicht. Die Kontaktelemente sind vorzugsweise einstückig ausgebildet und werden vorzugsweise von der den Schneid-Klemm-Kontakten zugeordneten Stirnseite des Gehäuses eingeschoben, wobei anschließend die Kontaktpins abgewinkelt werden.

Das Gehäuse ist vorzugsweise als einteiliges Kunststoffgehäuse ausgebildet.

In einer bevorzugten Ausführungsform ist das Gehäuse mit Fixierstiften ausgebildet, über die das Aderanschlussmodul zur Leiterplatte fixiert und ausgerichtet werden kann. Die Fixierstifte können als Presssitz oder mit einer zumindest teilweise zylindrischen Rastung ausgebildet sein. Alternativ können die Fixierstifte als Warmprägezapfen ausgebildet sein.

25

5

10

15

In einer weiteren bevorzugten Ausführungsform ist das Gehäuse mit einer Anschlagfläche ausgebildet, um das Gehäuse an einer Stirnfläche der Leiterplatte abzustützen. Somit kann die Leiterplatte die beim Beschalten der Schneid-Klemm-Kontakte auftretenden Anschaltkräfte mindestens teilweise aufnehmen.

30

Die Erfindung wird nachfolgend anhand eines bevorzugten Ausführungsbeispiels näher erläutert. Die Fig. zeigen:

WO 2005/020376 PCT/EP2004/006821

Fig. 1 eine perspektivische Unteransicht eines Aderanschlussmoduls für Leiterplatten,

- Fig. 2 eine perspektivische Draufsicht auf das Aderanschlussmodul im montierten Zustand auf einer Leiterplatte,
- Fig. 3 eine perspektivische Unteransicht der Darstellung gemäß Fig. 2,
- Fig. 4 eine perspektivische Darstellung des Aderanschlussmoduls im aufgebrochenen Zustand,
- Fig. 5 eine perspektivische Vorderansicht auf eine Frontplatte und
- Fig. 6 eine perspektivische Hinteransicht der Frontplatte.

5

10

15

20

25

30

In der Fig. 1 ist das Aderanschlussmodul 1 für Leiterplatten dargestellt. Das Aderanschlussmodul 1 umfasst ein Gehäuse 2 mit Kontaktelementen, wobei die Kontaktelemente einen als Schneid-Klemm-Kontakt 3 und einen als Kontaktpin 4 ausgebildeten Kontaktbereich aufweisen. Die Kontaktpins 4 sind dabei rechtwinklig zu den Schneid-Klemm-Kontakten 3 angeordnet, was beispielsweise in Fig. 4 erkennbar ist. Die Kontaktpins 4 sind beispielsweise als einfache Lötstifte in Durchstecktechnik, als Einpressstifte oder mit besonderer Geometrie für SMD-Lötung ausgebildet, wobei in den Fig. 1 - 4 die Ausbildung als Lötstifte in Durchstecktechnik dargestellt ist. Dabei liegen die Längsachsen L der Schneid-Klemm-Kontakte 3 parallel zu der Oberfläche der Leiterplatte 6 sowie den Schneidkanten der Schneid-Klemm-Kontakte 3. Das Gehäuse 2 ist mit Fixierstiften 5 ausgebildet, die in entsprechende Bohrungen der Leiterplatte 6 durchgesteckt werden, was in Fig. 3 dargestellt ist. Des Weiteren ist das Gehäuse 2 mit Rastnasen 7, 8 auf der Ober- und Unterseite ausgebildet, mittels derer das Aderanschlussmodul 1 mit einer Frontplatte verrastet werden kann. Weiter umfasst das Gehäuse 2 eine Anschlagfläche 9, die das Gehäuse 2 an einer Stirnfläche 10 der Leiterplatte 6 abstützt, was in den Fig. 2 und 3 dargestellt ist. Wie insbesondere in Fig. 2 zu erkennen ist, liegt zusätzlich der hintere Teil des Gehäuses 2 auf der Leiterplatte 6 auf. Im Bereich der Abwinkelung des Kontaktpins 4 sind jeweils zwei Ausformungen 11 am Gehäuse 2 angeordnet, die die Kontaktpins 4 halten und fixieren. Im Vergleich zu Kabelsteckverbindern, die auf die Stirnseite einer Leiterplatte aufgerastet werden, erlaubt das erfindungsgemäße Aderanschlussmodul 1 den Einsatz auf verschiedenen

WO 2005/020376 PCT/EP2004/006821

Leiterplattendicken, wie sie aus statischen Gründen gerade bei größeren Leiterplatten 6 erforderlich sind oder im Einsatz bei 19-Zolltechnik genormt sind. Ab dem Standardraster der Elektronik von 5,08 mm können die Module teilungskonform ausgeführt werden, so dass sich höherpolige Kontaktreihen durch einfaches Aneinanderreihen der Aderanschlussmodule 1 innerhalb des gleichen Rasters realisieren lassen.

5

10

In den Fig. 5 und 6 sind drei Aderanschlussmodule 1 innerhalb einer Frontplatte 12 dargestellt. Wie in Fig. 5 erkennbar, sind die Schneid-Klemm-Kontakte 3 von der Stirnseite der Frontplatte 12 frei zugänglich, so dass die Adern einfach mit Standard-Werkzeugen beschaltet werden können, ohne die Frontplatte 12 zu entfernen. Ebenso ist erkennbar, dass, wenn mehrere Einschübe mit Frontplatten 12 übereinander angeordnet sind, diese sich hinsichtlich des Beschaltens nicht stören.

Bezugszeichenliste

	1	Aderanschlussmodul
	2	Gehäuse
5	3	Schneid-Klemm-Kontak
	4	Kontaktpin
	5	Fixierstift
	6	Leiterplatte
	7	Rastnase
10	8	Rastnase
	9	Anschlagfläche
	10	Stirnfläche
	11	Ausformung
	12	Frontplatte

5

10

15

20

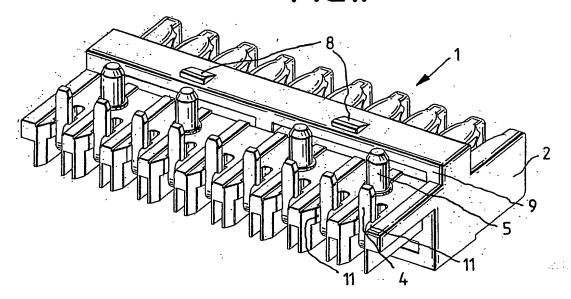
Patentansprüche

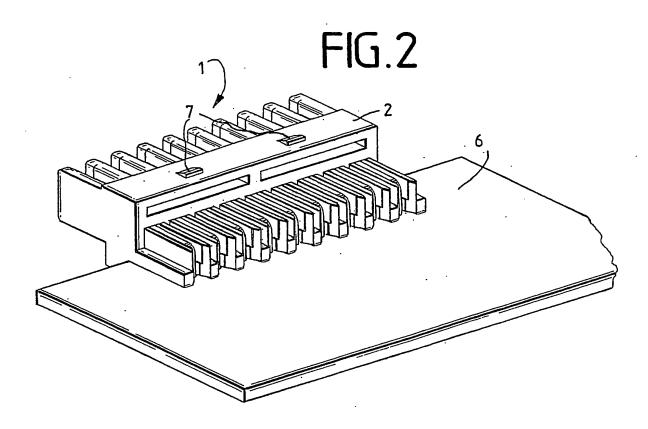
Aderanschlussmodul für Leiterplatten, umfassend ein Gehäuse, in dem Kontaktelemente angeordnet sind, wobei die Kontaktelemente einen ersten Kontaktbereich aufweisen, der als Schneid-Klemm-Kontakt ausgebildet ist, und einen zweiten Kontaktbereich aufweisen, der als lötbarer Kontaktpin ausgebildet ist,

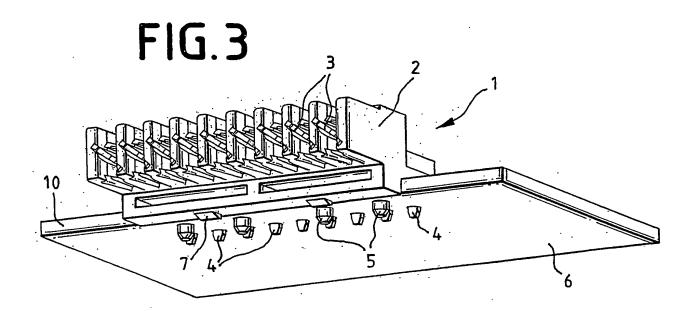
dadurch gekennzeichnet, dass

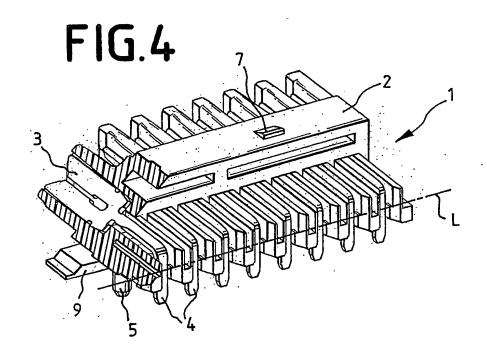
- die Kontaktelemente derart ausgebildet sind, dass die Längsachsen (L) der Schneid-Klemm-Kontakte (3) im montierten Zustand des Aderanschlussmoduls (1) parallel zur Oberfläche der Leiterplatte (6) liegen
- Aderanschlussmodul für Leiterplatten nach Anspruch 1, dadurch gekennzeichnet, dass die Kontaktpins (4) in einem rechten Winkel zu den Schneid-Klemm-Kontakten (3) angeordnet sind.
 - 3) Aderanschlussmodul für Leiterplatten nach Anspruch 1 oder 2, dadurch gekennzeichnet, dass das Gehäuse (2) als einteiliges Kunststoffgehäuse ausgebildet ist.
 - 4) Aderanschlussmodul für Leiterplatten nach Anspruch 2 oder 3, dadurch gekennzeichnet, dass das Gehäuse (2) mit Fixierstiften (5) ausgebildet ist, die parallel zu den Kontaktpins (4) angeordnet sind.
- 25 5) Aderanschlussmodul für Leiterplatten nach einem der vorangegangenen Ansprüche, dadurch gekennzeichnet, dass das Gehäuse (2) mit einer Anschlagfläche (9) ausgebildet ist, um das Gehäuse (2) an einer Stirnfläche (10) der Leiterplatte (6) abzustützen.











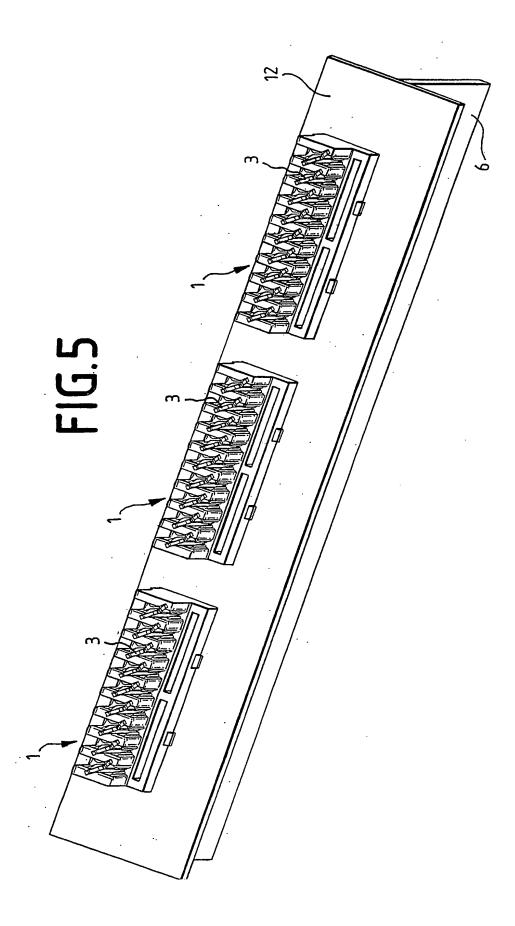
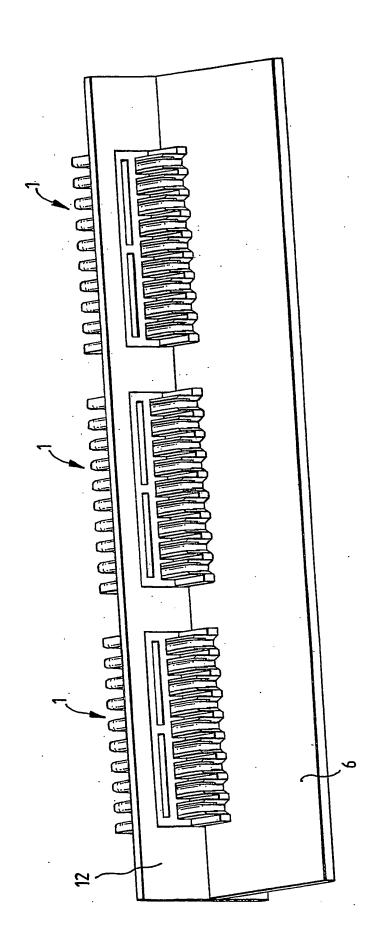


FIG.6



CORRECTED VERSION

INTERNATIONAL SEARCH REPORT

Internal al Application No PCT/EP2004/006821

A. CLASSI	FICATION OF SUBJECT MATTER H01R12/04 H01R4/24					
TPC / HOTRIZ/04 HOTR4/24						
According to International Patent Classification (IPC) or to both national classification and IPC						
	SEARCHED	OT ATO TO				
Minimum do	cumentation searched (classification system followed by classification	n symbols)				
IPC 7	H01R					
Documental	tion searched other than minimum documentation to the extent that sur	ch documents are included in the fields sea	rched			
Dobamonia						
Electronic d	ata base consulted during the international search (name of data base	e and, where practical, search terms used)				
EPO-In	ternal, PAJ					
	ENTS CONSIDERED TO BE RELEVANT					
Category °	Citation of document, with indication, where appropriate, of the relev	vant passages	Relevant to claim No.			
A	US 6 050 845 A (BROSCHARD III JOH	N	1			
	LAWRENCE ET AL)					
	18 April 2000 (2000-04-18) figure 2					
	US 6 135 821 A (LIU DANNY)		1			
A	24 October 2000 (2000-10-24)		1			
	figure 9					
A	EP 0 743 705 A (GEN ELECTRIC)		1			
	20 November 1996 (1996-11-20) figure 3					
Further documents are listed in the continuation of box C. Patent family members are listed in annex.						
° Special categories of cited documents : "T" later document published after the international filing date						
"A" docume consid	"A" document defining the general state of the art which is not considered to be of particular relevance or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention					
filing d	"E" earlier document but published on or after the international filing date "X" document of particular relevance; the claimed invention cannot be considered to					
"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) cannot be considered to involve an invention cannot be considered to involve an inventive step when the document is taken alone						
citation of other special reason (as specialed) "O" document reterring to an oral disclosure, use, exhibition or other means "C" document is combined with one or more other such document is combination being obvious to a person skilled						
"P" document published prior to the international filing date but In the art. later than the priority date claimed "&" document member of the same patent family						
Date of the actual completion of the international search Date of mailing of the international search report						
18 November 2004 24/11/2004						
Name and mailing address of the ISA European Patent Office, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Authorized officer						
	Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016 Langbroek, A					

INTERNATIONAL SEARCH REPORT

mormation on patent family members

Intern.	al Application No
PCT/E	P2004/006821

Patent document cited in search report		Publication date		Patent family member(s)	Publication date
US 6050845	Α	18-04-2000	NONE		
US 6135821	Α	24-10-2000	NONE		
EP 0743705	A	20-11-1996	HU CN EP JP	76418 A2 1147709 A 0743705 A1 9102338 A	28-08-1997 16-04-1997 20-11-1996 15-04-1997

INTERNATIONALER RECHERCHENBERICHT

BERICHTIGTE FASSUNG
Interprinales Aktenzeichen
PC17EP2004/006821

A. KLASS IPK 7	FIZIERUNG DES ANMELDUNGSGEGENSTANDES H01R12/04 H01R4/24					
Noch der in	ternationalen Patentklassifikation (IPK) oder nach der nationalen Kk	assifikation und der IPK				
	RCHIERTE GEBIETE	assimation und dei ir it				
	rter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymb	oole)				
IPK 7	H01R					
Recherchie	rte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, s	oweit diese unter die recherchierten Geblete	e fallen			
<u></u>			· · · · · · · · · · · · · · · · · · ·			
	r internationalen Recherche konsultierte elektronische Datenbank (i ternal, PAJ	Name der Datenbank und evtl. verwendete	Suchbegriffe)			
		·				
CALSWE	SENTLICH ANGESEHENE UNTERLAGEN					
Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angab	oe der in Betracht kommenden Teile	Betr. Anspruch Nr.			
A	US 6 050 845 A (BROSCHARD III JO LAWRENCE ET AL) 18. April 2000 (2000-04-18) Abbildung 2	ни	1			
A	US 6 135 821 A (LIU DANNY) 24. Oktober 2000 (2000-10-24) Abbildung 9		1			
A	EP 0 743 705 A (GEN ELECTRIC) 20. November 1996 (1996-11-20) Abbildung 3		1			
-	<u>-</u>	· .				
			•			
	·	,	•			
	ere Veröffentlichungen sind der Fortsetzung von Feld C zu shmen	X Siehe Anhang Patentfamilie	, <u> </u>			
° Besondere	entnehmen Besondere Kategorien von angegebenen Veröffentlichungen : "T" Spätere Veröffentlichung, die nach dem Internationalen Anmeldedatum					
Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundellegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist						
"L" Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft er- scheinen zu lassen, oder durch die das Veröffentlichungsdatum einer eninderischer Tätigkelt beruhend betrachtet werden anderen im Recherchenbericht genannten Veröffentlichung belegt werden						
ausgeführt) kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen						
"O" Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht diese Verbindung für einen Fachmann nahellegend ist "P" Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist "«" Veröffentlichung, die Mitglied derselben Patentfamilie ist						
	bschlusses der internationalen Recherche	Absendedatum des internationalen Rec	cherchenberichts			
18	3. November 2004	24/11/2004				
Name und P	ostanschrift der Internationalen Recherchenbehörde	Bevollmächtigter Bediensteter				
2/10/1	Europäisches Patentamt, P.B. 5818 Patentlaan 2					
NL - 2280 HV Rljswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016		Langbroek, A				

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlich n, die zur selben Patentfamilie gehören

Interretionales Aktenzeichen PCT/EP2004/006821

lm Recherchenberlcht angeführtes Patentdokument		Datum der Veröffentlichung	۸.	Aitglied(er) der Patentfamilie	Datum der Veröffentlichung
US 6050845	Α	18-04-2000	KEINE		
US 6135821	Α΄	24-10-2000	KEINE		
EP 0743705	A	20-11-1996	HU CN EP JP	76418 A2 1147709 A 0743705 A1 9102338 A	28-08-1997 16-04-1997 20-11-1996 15-04-1997